

高频&高速接口 噪声测试方案

在线研讨会



近年在WiFi及5G和高速数字的频率不断提高下，待测物的抗噪声逐渐受到重视，不论在半导体、RFIC、卫星通讯、国防、各种高速通讯接口中，如何验证待测物的抗噪声能力成为各芯片、网通厂等使用者的难题之一，筑波科技推出噪声测试方案，协助客户验证并量化待测物之各项噪声数值，优化产品质量，满足终端客户要求。

本次筑波科技在线分享: IC抗噪声测试方案。热烈欢迎从事WiFi、5G NR、IC Design、Thunderbolt、DisplayPort、HDMI、USB3.0、DDR3/4等高速数字电路开发相关测试应用有兴趣的RD/PL/PE/PM等业界先进报名参加。

Time	Topic	Speaker
14:00~14:05	欢迎致词 & 无线通信市场趋势分享	Peter Lee 营销经理
14:05~14:40	高速数位IC的Vcc电压噪声测试方案	Leon Chang 项目技术经理
14:40~14:55	RFIC噪声评估方案分享	Bruce Cheng 项目技术经理
14:55~15:00	Q&A	

活动日期：2021/9/28 (二) 14:00 – 15:00 pm

在线报名：http://register.acesolution.com.tw/2021_Noisecom2

报名专线：0755-29351095 蔡小姐

mandy_cai@acesolution.com.cn



手机扫码报名